# COB, COH Package LED Module 열 해석 시뮬레이션

최금연<sup>1\*</sup>, 어익수<sup>2</sup> <sup>1</sup>호남대학교 전기공학과

# COB, COH Package LED Module Thermal Analysis Simulation

Keum-Yeon Choi<sup>1\*</sup> and Ik-Soo Eo<sup>2</sup> <sup>1</sup>Dept. of Electrical Engineering, Honam University

요 약 본 논문에서는 열 해석 시뮬레이션 프로그램인 COMSOL Multiphysics를 활용하여, LED Module의 제작 시, 가장 선호되는 패키지 종류인 COB Type과 보드를 생략한 COH Type의 열 해석 시뮬레이션을 진행한다. LED Module의 시뮬레이션 결과 방열판을 통과하는 위치에 따라 COB Type은 Max. 약 78℃ ~ Min. 약 62℃, COH Type 은 Max. 약 88℃ ~ Min. 약 67℃에서 온도가 안정이 됨을 확인하였다. COB Type과 비교하여 Max. 온도는 약 10℃ 차이가 나지만, Min. 온도에서 약 5℃정도로 격차가 감소함을 확인하였으며, LED Point 온도특성곡선을 확인 한 결 과 COB Type은 Max. 약 100℃ ~ Min. 약 77℃, COH Type은 Max. 약 100℃ ~ Min. 약 86℃온도가 안정이 됚을 확인하였으며, COB Type에 비해 COH Type이 약 10℃ 온도가 높게 측정되었다.

Abstract In this paper, thermal analysis simulation program by taking advantage of COMSOL Multiphysics, LED Module for the production of the most preferred package type, omitting the COH Type COB Type and board simulation of the thermal analysis is in progress. LED Module that passes through the Heat-sink of the simulation results, depending on the location of the COB Type Max. Approximately  $78^{\circ}_{\rm C}$  ~ Min. Approximately 62 °C, COH Type the Max. Approximately 88 °C ~ Min. Approximately 67 °C has been confirmed that the temperature stability. Compared with COB Type Max. Although temperature difference is about 10 °C, Min. At a temperature of about 5 °C confirmed to be enough to reduce the gap, LED Point confirming the results of the temperature curves for COB Type Max. Approximately 100 °C ~ Min. Approximately 77 °C, COH Type the Max. Approximately 100 °C ~ Min. Approximately 86 °C temperature stability was confirmed that, COB Type COH Type, compared to approximately 10 °C temperature was higher.

Key Words : LED, COB, COH

# 1. 서론

고출력 LED(Light Emitting Diode)의 특성 및 신뢰성 은 LED의 접합에서 발생하는 열에 의해 크게 좌우한다. 일반적인 고출력 LED에서는 약 1W/mm²의 열을 발생시 킨다. LED에서 발생하는 열은 패키지내의 열팽창계수가 서로 다르기 때문에 최대 정격이상의 높은 온도에 노출 시키거나 열 순환을 반복하면 각기 다른 유형의 치명적 고장을 초래할 수 있다[1]. LED Module 개발을 위해 무 엇보다도 열문제가 야기된다. 열이 높아지면 모듈의 수명 이 감소되며, LED용 기판에 필수 불가결한 특성은 방열 성이 높아야 한다는 점이고, 메탈 베이스 기판의 구성 재 료로서 메틸 베이스 판으로는 알루미늄과 동을, 그리고 절연 층에는 열전도성이 높은 무기 필터를 충전한 에폭 시 계 수지로 사용되는 경우가 많아졌다. 특히 알루미늄 베이스 기판은 알루미늄의 특성으로 높은 열전도성과 경 량성 등을 살린 고밀도 실장기판이며, 에어컨의 인버터용 기판, 통신용 전원용 기판과 산업용도면에서의 사용실적 이 높다는 점에서도 파워 LED용 기판의 열 설계에 가장 적합하다고 본다[2].

LED 패키지 형태는 Dome Type과 Cavity Type으로 나누어지며, 접합 방식 및 쓰임에 따라 다양한 패키지 종

\*교신저자: 최금연(mysea518@nate.com)

접수일 11년 09월 29일 수정일 (1차 11년 10월 28일, 2차 11년 11월 09일) 계재확정일 11년 11월 10일

류가 있다. 이중 가장 선호되는 패키지 종류로는 SMD (Surface Mount Devices)Typez- COB(Chip on Board) Type을 들 수 있다. 표면실장소자라 불리는 SMD Type은 PCB기판에 구멍 없이 패턴에 바로 반도체 소자를 붙이 는 방식이다. 대부분 PCB에 다량의 LED 패키지를 실장 을 할 경우에 선호된다. COB Type은 와이어 본딩이 직 접 되어있는 형태로 패키지 저항이 10℃/W 이내이므로 방열성능이 우수하지만 패키지 하나가 고장이 나면 조명 기기 전체가 고장이 나는 단점이 있다. WLP(Wafer Level Package)가 존재하지만 고가의 장비를 사용, 실리콘 기판 을 가공하여 실장 할 경우 70%밖에 실장이 되지 않기 때 문에 선호도가 낮다. 이밖에도 Mirror Type, Mold Type, Can Type 등이 존재한다[3]. 또한 기존의 패키지와 달리 방열판 위에 Chip을 본딩하는 COH(Chip on Heat-sink) Type이 있으며, COH는 보드를 생략한 패키지로서 COB 에 비해 제작 원가가 저렴하지만 좀 더 기술적 보완이 필 요하다.

산업체의 LED Module 열 설계 시 시뮬레이션 절차를 거치지 않고 금형 및 제작하여, Module의 전원을 공급하 면, 시간의 흐름에 따라 온도계 측정을 통한 열 해석을 진행하는 경우가 있다. 실제 제작을 통한 열 측정을 하면, 개발에 따른 많은 경비가 소비된다. 하여, 본 시뮬레이션 통한 LED Module의 Modeling 및 시뮬레이션 열 해석 방 법은 산업체의 LED Module 개발 시 경비 절감의 효과를 기대할 수 있다. 시뮬레이션 과정은 LED Package 제작 도면을 3D로 구현하여, LED Point와 PCB 및 보드의 단 면의 열 발생에 의한 결과를 확인한다. 본 논문에서는 COB Type과 보드를 생략한 COH Type의 열 해석 시뮬 레이션을 진행한다. 기존의 열 설계 시뮬레이션에서는 단 면위주의 열 해석이지만, Point 지정을 통한 열 해석을 및 실험을 하여 더욱 자세한 결과 값을 얻을 수 있다.

# 2. 본 론

# 2.1 LED Package의 방열설계 이론

시뮬레이션과정의 기본 열 해석 지배식인 열전도는 고 체 매질을 통해 일어나는 열전달 형태로 물체 내에 온도 구배가 존재할 때 열은 고온에서 저온부로 전달된다. 미 시적 관점에서 보면 물질 내 원자나 분자의 상호작용에 의해 열이 전달되며, 즉 원자 격자의 진동과 자유전자의 이동에 의해 인접한 분자에 에너지를 전달하는 열 유동 률은 매질의 물성 값인 열전도계수 k에 좌우되며, 열전도 법칙인 Fourier's Law을 적용하였으며, Fourier's Law은 수식(1)이다.

$$\frac{\Delta Q}{\Delta t} = -kA \frac{\Delta T}{\Delta x} \tag{1-1}$$

A는 단면적, △T는 온도변화량, x는 길이, k는 열전도 도이다.



[그림 1] 온도와 거리비례곡선

[Fig. 1] Curve Proportional to the Temperature and the Distance

그림 1은 온도 변화에 따른 열 유동에 관한 그래프이 며, 온도와 거리는 반비례함을 확인할 수 있다.

$$Q = -k \cdot A_{C} \cdot \frac{\Delta T}{L}, \ \Delta T = \frac{Q \cdot L}{k \cdot A_{C}}$$
(1-2)  
Q= 열 유동비 (W)  
k= 열전도도(W/m.K)  
 $A_{C}$ = 방열판의 열 유동 면적(m<sup>2</sup>)  
 $\Delta T$ = 차동온도(°C)  
L= 방열판의 길이(m)

$$\rho u \cdot \Delta u = \Delta \cdot \left[ -pI + \eta (\Delta u + (\Delta u)^T) - (2n/3)(\Delta \cdot u)I \right] + \rho q$$
(1-3)

$$\Delta \cdot (\rho u) = 0 \tag{1-4}$$
$$\Delta \cdot (-k\Delta T + \rho C_{\rm p} T u) = 0 \tag{1-5}$$

수식(1-1)~(1-5)는 열 해석 시뮬레이션의 열용량에 대 한 압력, 열전도, 속도벡터의 방정식을 차동속도와 대입하 였으며, 시뮬레이션의 기본 열 해석 지배식으로 n: 점도 (kg/(m • s)), u: 속도벡터(m/s), p: 밀도(kg/m<sup>3</sup>), p: 압력(Pa), k: 열전도(W/(K • m)), Cp:열용량(J/(kg • K))이 다[4]. 또한, 열발전소자에서 최대출력은 일반의 전기회 로와 같이 m-1일 때, rm 효율은 다음 식과 같다.

$$\eta = (m-1)\frac{\Delta T}{T_h} \frac{1}{2+4/ZT_h - \Delta T/(2T_h)}$$
(2-1)  
$$(R/r)_{opt} = \sqrt{(1+ZT)} = M$$
(2-2)

$$P = (a_{pn} \Delta T - rI)I = RI^2$$
(2-3)

$$I_{opt} = a_{pn} \Delta T / (1+M)r \tag{2-4}$$

$$\eta Max = \frac{\Delta T}{T_h} \frac{M-1}{M + (T_c/T_h)}$$
(2-5)

효율 n이 최대가 되는 m을 구하기 위하여 ∂n/∂m=o 으로 놓고, m에 대하여 풀면, 최적 저항 비는 (2-2)이며, (R/r)opt 를 (2-3)식에 대입하여 I에 대하여 풀면, 최적 전 류는 (2-4)이다. 또한, 이때의 최대효율 nMax는 (2-5)로 하 여, 열전소자인 LED(실리콘), PCB와 방열판(알루미늄)의 열전도와 밀도, 열용량을 산정하였다[5].

#### 2.1 LED Package의 제원(COB, COH)

표 1은 LED Module의 가로, 세로, 높이를 측정한 값 이며 PCB와 방열판의 재질은 알루미늄, LED의 재질은 실리콘으로 선정하였다.

#### [표 1] LED Module의 제원

[Table 1] Specifications of LED Module

구분	COB	СОН
PCB(알루미늄)	225.8 x 30 x 0.3mm	•
방열판(알루미늄)	240 x 40 x 2mm	240 x 40 x 2mm
LED(실리콘)	1mm	1mm

표 2는 LED Package의 열전도, 밀도, 열용량을 나타낸 Spec. 으로 동일한 조건으로 실험을 진행한다.

#### [丑 2] LED Package Spec. [Table 2] LED Package Spec.

구분	LED	PCB, 방열판
열전도	1.38 W/(m•k)	160 W/(m•k)
밀도	2203 Kg/m <sup>3</sup>	2700 Kg/m <sup>3</sup>
열용량	703 J/(kg•k)	900 J/(kg•k)

#### 2.2 LED Module 시뮬레이션





#### (в) сон туре



그림 2의 (A)는 COB Type의 평면 열 해석으로 LED 의 Max. 온도가 100℃로 가정하여 그 결과를 나타낸 그 림이다. LED주변을 중심으로 열이 발산되어 PCB표면에 서 약 80℃로 온도를 낮춤을 확인하였으며, PCB아래 본 딩 된 방열판으로 열이 전도, 약 65℃로 감소하여, LED Module의 Min. 온도는 약 40℃로 확인되었다. (B)는 COH Type으로 COB Type과 같이 LED의 Max. 온도가 100℃로 가정하여 그 결과를 확인하였으며, LED 주변의 온도가 약 90℃로 COB Type과 달리 약 10℃가 높음을 확인하였다. 하지만 PCB가 없음에도 알루미늄 방열판에 서 빠르게 열을 흡수하여 방열판 중심은 약 65℃까지 온 도가 낮아졌으며, LED Module의 Min. 온도는 약 41℃, COB Type과 큰 차이가 없음을 확인하였다.





그림 3은 그림 2의 열 해석 결과를 추론하여, PCB를 생략한 COH Type이 COB Type과 온도분포가 큰 차이 없음을 LED Module의 후면에서 확인 한 결과 COH Type이 COB Type에 비해 방열판에서 더 많은 열을 흡수 함을 확인 할 수 있었다.







(B) COH Type

[그림 4] LED Module 단면 열 해석 [Fig. 4] Thermal Analysis of the Cross-section LED Module

그림 4의 (A), (B)는 LED Module의 단면 열 해석으로 LED Point 사이의 온도분포이며, (A) COB Type은 단면 Max. 온도가 약 63℃ 이며, Min. 온도는 약 45℃까지 온 도변화를 확인 하였다. (B) COH Type은 단면 Max. 온도 가 약 68℃ 이며, Min. 온도는 약 47℃까지 온도가 분포 하였으며, LED Point에서 보다 COH Type의 방열판에서 보다 많은 열을 흡수하여 온도 차트에 보이는 것과 같이 Max. 온도에서 Min. 온도까지 COB Type 보다 빠르게 온 도가 안정됨을 확인 하였다.





그림 5의 (A), (B)는 LED Module(LED Point)의 단면 열 해석으로 LED Point의 온도분포이며, (A) COB Type은 단면 Max. 온도가 100℃ 이며, Min. 온도는 약 43℃까지 온도변화를 확인 하였다. (B) COH Type은 단면 Max. 온 도가 100℃ 이며, Min. 온도는 약 45℃까지 온도가 분포 하였으며, LED Point에서 보다 COH Type의 방열판에서 보다 많은 열을 흡수하여 온도 차트에 보이는 것과 같이 Max. 온도에서 Min. 온도까지 COB Type 보다 빠르게 온 도가 안정됨을 확인 하였다. 하지만 COH Type의 LED Point에서 순간적인 고열을 시뮬레이션에서는 방열판이 흡수하여, 온도의 안정화를 이루지만 실 제작 하였을 경 우, 열에 약한 LED가 효율이 낮아질 우려가 있어 LED Module의 신뢰성 실험이 요구 되었다.

#### 2.3 LED Module 시뮬레이션 결과 분석



(D) 근도국 8국신

[Fig. 6] COB Type the Temperature Distribution of the Heat-sink

그림 6은 LED Module의 (A) 방열판을 통과하는 가상 선을 생성하여 그 온도변화를 확인하는 (B)온도특성곡선 이다. 시뮬레이션 결과 방열판을 통과하는 위치에 따라 Max. 약 78℃ ~ Min. 약 62℃에서 온도가 안정이 됨을 확인하였다.



[Fig. 7] LED Point Temperature Distribution of COB Type

<sup>[</sup>그림 6] COB Type 방열판 온도분포

그림 7은 LED Module의 (A) LED Point를 관통하는 가상선을 생성하여 (B) 온도특성곡선을 확인 한 결과로 Max. 약 100℃ ~ Min. 약 77℃에서 온도가 안정이 됨을 확인하였다.



(B) 온도특성곡선



그림 8은 LED Module의 시뮬레이션 결과 방열판을 통과하는 위치에 따라 Max. 약 88℃ ~ Min. 약 67℃에 서 온도가 안정이 됨을 확인하였으며, COB Type과 비교 하여 Max. 온도는 약 10℃ 차이가 나지만, Min. 온도에서 약 5℃정도로 격차가 감소함을 확인하였다.



(B) 온도특성곡선

[그림 9] COH Type LED Point 온도분포 [Fig. 9] LED Point Temperature Distribution of COH Type

그림 9는 Max. 약 100℃ ~ Min. 약 86℃에서 온도가 안정이 되며, COB Type에 비해 약 10℃ 온도가 높게 측 정되었다.

# 3. 결론

본 논문에서는 열 해석 시뮬레이션 프로그램인

COMSOL Multiphysics를 활용하여, LED Module의 제작 시, 가장 선호되는 패키지 종류인 COB Type과 보드를 생략한 COH Type의 열 해석 시뮬레이션을 진행, 분석한 결과는 다음과 같다.

- LED Module의 시뮬레이션 결과 방열판을 통과하는 위치에 따라 COB Type은 Max. 약 78℃ ~ Min. 약 62℃, COH Type은 Max. 약 88℃ ~ Min. 약 6 7℃에서 온도가 안정이 됨을 확인하였으며, COB Type과 비교하여 Max. 온도는 약 10℃ 차이가 나지만, Min. 온도에서 약 5℃정도로 격차가 감소함을 확인하였다.
- LED Module의 LED Point 온도특성곡선을 확인 한 결과 COB Type은 Max. 약 100℃ ~ Min. 약 77℃, COH Type은 Max. 약 100℃ ~ Min. 약 86℃온도 가 안정이 됨을 확인하였으며, COB Type에 비해 COH Type이 약 10℃ 온도가 높게 측정되었다.
- 3. COB Type과 보드를 생략한 COH Type의 열 해석 시뮬레이션을 진행하여, 기존의 열 설계 시뮬레이 션에서는 단면위주의 열 해석이지만, Point 지정을 통한 열 해석을 및 실험을 하여 더욱 자세한 결과 값을 얻을 수 있었다.
- 4. LED Module의 제작하여, Module의 전원을 공급하 면, 시간의 흐름에 따라 온도계 측정을 통한 열 해 석을 진행하는 경우가 있다. 실제 제작을 통한 열 측정을 하면, 개발에 따른 많은 경비와 기계적 손실 에 의한 결과 값에 오류가 발생하게 된다. 본 시뮬 레이션 통한 LED Module의 Modeling 및 시뮬레이 션 열 해석 방법은 산업체의 LED Module 개발 시 경비 절감의 효과및 실제 제작을 하지 않고 시뮬레 이션을 통한 결과 값의 오차 범위를 줄일 수 있다.
- 5. COH Type의 LED Point에서 순간적인 고열을 시뮬 레이션에서는 방열판이 흡수하여, 온도의 안정화를 이루지만 실 제작 하였을 경우, 열에 약한 LED가 효율이 낮아질 우려가 있어 LED Module의 신뢰성 실험이 요구 되었다.

## References

- Ik-Soo, Eo, "Analyze on Heat-sink of 20Watt Class LED Lamp using COMSOL", Korea Journal of University-Industry Technology, Vol. 10, No. 7, pp. 1484-1488, 2009.
- [2] Chi-Won, Ok, "A Study on Optimization of the Heat Sink for Reliability Improvement of High Power

Light Emitting Diode",Proceedings of a Master's Degree in Chonbuk National University, 2006. February.

- [3] Soon-Ho, Hwang, "Study on Thermal Design of LED Lights", Proceedings of a Master's Degree in Kongju National University, 2011. February.
- [4] Keum-Yeon, Choi, Ik-Soo, Eo, "LED Sensitive Light System Development by Brain-wave", Korea Journal of University-Industry Technology, Vol. 11, No. 1, pp. 61-66, 2010. January.
- [5] ACETec Co. Ltd, "Thermoelectric Element Training", ACETec Co. Ltd, pp. 4-7, 2007. March.

# 최 금 연(Keum-Yeon Choi)

# [정회원]



- 2008년 2월 : 호남대학교 전기공 학과 졸업(공학사)
- 2010년 2월 : 호남대학교 전기전 자대학원 졸업(공학석사)
- 2010년 3월 ~ 현재 : 호남대학교 전기전자대학원 재학(박사과정)

<관심분야> 광학 및 방열설계

# 어 익 수(Ik-Soo Eo)

### [정회원]



- 1986년 2월 : 서울산업대학교 전 기공학과(공학사)
- 1996년 2월 : 한양대학교 전기공 학과(공학석사)
- 2008년 2월 : 서울벤쳐정보대학 원 전기공학과(공학박사)
- 1995년 5월 : 건축전기기술사, 전기안전기술사

• 1998년 2월 ~ 현재 : 호남대학교 전기공학과 부교수

<관심분야> 전기설비, LED조명 설계, Heat-sink